

회로이론-직류회로 2

차례

5. 연산 증폭기

- 5.1 연산증폭기의 구조
- 5.2 이상적인 연산증폭기
- 5.3 반전 증폭기
- 5.4 비반전 증폭기
- 5.5 가산 증폭기
- 5.6 차분 증폭기
- 5.7 종속 접속 연산 증폭기
- 5.8 DAC 와 기기증폭기

6. 커패시터와 인덕터

- 6.1 커패시터
- 6.2 직렬 및 병렬 커패시터
- 6.3 인덕터
- 6.4 직렬 및 병렬 인덕터
- 6.5 적분기와 미분기

회로이론-직류회로 2

7. 일차 회로

- 7.1 무전원 RC 회로
- 7.2 무전원 RL 회로
- 7.3 특이함수
- 7.4 RC 회로의 계단 응답
- 7.5 RL 회로의 계단 응답
- 7.6 일차 연산 증폭기 회로
- 7.7 일차회로의 응용

8. 이차회로

- 8.1 초기값과 최종값
- 8.2 무전원 직렬 RLC 회로
- 8.3 무전원 병렬 RLC 회로
- 8.4 직렬 RLC 회로의 계단응답
- 8.5 병렬 RLC 회로의 계단응답
- 8.6 일반 이차회로
- 8.7 이차 연산증폭기 회로
- 8.8 쌍대성
- 8.9 이차회로 응용

회로이론-직류회로 2

문제풀이

예상문제풀이 1회

예상문제풀이 2회

예상문제풀이 3회

예상문제풀이 4회

예상문제풀이 5회

예상문제풀이 6회

예상문제풀이 7회

예상문제풀이 8회

Sam's Math & Application